



ДОКУМЕНТ ПОДПИСАН
НЕКВАЛИФИРОВАННОЙ
ЭЛЕКТРОННОЙ ПОДПИСЬЮ

ИНФОРМАЦИЯ О СЕРТИФИКАТЕ

S/N: 23D1633212

Владелец: Кулешин Максим Георгиевич

Должность: И.о. ректора

E-mail: kuleshin.mg@sspi.ru

Организация: ГБОУ ВО СГПИ

Дата подписания: 19.05.2023

Действителен: с 04.05.2023 до 04.05.2026

АННОТАЦИЯ РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ

Архитектура ЭВМ

(наименование учебной дисциплины)

Блок: базовый (Б1.О)

Предметно-методический модуль (профиль "Информатика")

1. Цель и задачи дисциплины
Цель: Целью освоения дисциплины «Архитектура ЭВМ» являются: формирование систематизированных знаний и умений в области архитектуры компьютера, организации компьютерных систем Задачи дисциплины: формирование знаний, умений и навыков в области архитектуры ЭВМ и построения компьютерных систем; овладение умениями и навыками работы с ПЭВМ как средством управления информацией для решения задач учебной и профессиональной деятельности.
2. Место дисциплины в структуре ОПОП ВО
Дисциплина "Архитектура ЭВМ" входит в Предметно-методический модуль (профиль "Информатика"), код: Б1.О.07.
3. Требования к результатам освоения содержания дисциплины
Изучение дисциплины "Архитектура ЭВМ" направлено на формирование у обучающихся индикаторов установленных компетенций: ОПК-8 Способен осуществлять педагогическую деятельность на основе специальных научных знаний УК-1 Способен осуществлять поиск, критический анализ и синтез информации, применять системный подход для решения поставленных задач
4. Структура дисциплины
Общая трудоемкость дисциплины.
3 зачетные (-ых) единицы (-ы) (108 ч.), включая промежуточную аттестацию.
Формы контроля.
Зачет
Содержание дисциплины.
Понятия об архитектуре компьютера
Цифровые логические основы ЭВМ
Классическая архитектура и принципы работы компьютера
Базовая организация персонального компьютера
Архитектура микропроцессора
Основы системы машинных команд и языка ассемблер
Устройства внешней памяти ЭВМ

Характеристика периферийных устройств ЭВМ

Современные тенденции развития архитектуры компьютера
