



ДОКУМЕНТ ПОДПИСАН  
НЕКВАЛИФИРОВАННОЙ  
ЭЛЕКТРОННОЙ ПОДПИСЬЮ

ИНФОРМАЦИЯ О СЕРТИФИКАТЕ

S/N: 23D1633212  
**Владелец:** Кулешин Максим Георгиевич  
**Должность:** И.о. ректора  
**E-mail:** kuleshin.mg@sspi.ru  
**Организация:** ГБОУ ВО СГПИ  
**Дата подписания:** 19.05.2023  
**Действителен:** с 04.05.2023 до 04.05.2026

**АННОТАЦИЯ РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ**

**Архитектура компьютера**

(наименование учебной дисциплины)

**Блок: базовый (Б1.О)**

**Предметно-методический модуль (профиль "Информатика")**

|   |
|---|
| <b>1. Цель и задачи дисциплины</b>  |
| Цель: Целью освоения дисциплины «Архитектура компьютера» являются: формирование систематизированных знаний и умений в области архитектуры компьютера, организации компьютерных систем.<br><br>Задачи дисциплины:<br>формирование знаний, умений и навыков в области архитектуры компьютера и построения компьютерных систем;<br>овладение умениями и навыками работы с ПЭВМ как средством управления информацией для решения задач учебной и профессиональной деятельности. |
| <b>2. Место дисциплины в структуре ОПОП ВО</b>  |
| Дисциплина "Архитектура компьютера" входит в Предметно-методический модуль (профиль "Информатика"), код: Б1.О.08.   |
| <b>3. Требования к результатам освоения содержания дисциплины</b>   |
| Изучение дисциплины "Архитектура компьютера" направлено на формирование у обучающихся индикаторов установленных компетенций:<br><b>ПК-1 Способен осваивать и использовать теоретические знания и практические умения и навыки в предметной области при решении профессиональных задач</b><br><b>УК-1 Способен осуществлять поиск, критический анализ и синтез информации, применять системный подход для решения поставленных задач</b>                                     |
| <b>4. Структура дисциплины</b>  |
| <b>Общая трудоемкость дисциплины.</b>   |
| 3 зачетные (-ых) единиц (-ы) (108 ч.), включая промежуточную аттестацию.  |
| <b>Формы контроля.</b>  |
| Зачет   |
| <b>Содержание дисциплины.</b>   |
| Понятия об архитектуре компьютера   |
| Цифровые логические основы ЭВМ  |
| Классическая архитектура и принципы работы компьютера   |
| Базовая организация персонального компьютера  |
| Архитектура микропроцессора   |
| Основы системы машинных команд и языка ассемблер  |
| Устройства внешней памяти ЭВМ   |
| Характеристика периферийных устройств ЭВМ   |

