

ИНФОРМАЦИЯ О СЕРТИФИКАТЕ

s/n: 23D163321**АННОТАЦИЯ РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИП**ЛИНЫ

Владелец: Кулешин Максим Георгиевич

Должность: И.о. ректора **E-mail:** kuleshin.mg@sspi.ru **Организация:** ГБОУ ВО СГПИ **Дата подписания:** 19.05.2023

Основы цифровой схемотехники

Действителен: с 04.05.2023 до 04.05.2026

(наименование учебной дисциплины)

Блок: вариативный (Б1.В)

Модуль обязательных дисциплин (профиль "Информатика")

1. Цель и задачи дисциплины

Цель: формирование у студентов начальных теоретических знаний о цифровой схемотехнике и микропроцессорных устройствах.

Задачи дисциплины:

- сформировать базовые умения и навыки работы с оборудованием, радиоэлементами, научной и технической документацией.
- способствовать развитию познавательного интереса к сфере электротехники, радиотехники, микроэлектроники и профессиям, связанным с разработкой, конструированием и обслуживанием электротехнических и радиоэлектронных устройств и комплексов.
- способствовать воспитанию информационной культуры, выражающейся в умении использовать современные информационно-коммуникационные технологии.

2. Место дисциплины в структуре ОПОП ВО

Дисциплина "Основы цифровой схемотехники" входит в Модуль обязательных дисциплин (профиль "Информатика"), код: Б1.В.02.

3. Требования к результатам освоения содержания дисциплины

Изучение дисциплины "Основы цифровой схемотехники" направлено на формирование у обучающихся индикаторов установленных компетенций:

ПК-1 Способен осваивать и использовать теоретические знания и практические умения и навыки в предметной области при решении профессиональных задач

УК-2 Способен определять круг задач в рамках поставленной цели и выбирать оптимальные способы их решения, исходя из действующих правовых норм, имеющихся ресурсов и ограничений

4. Структура дисциплины

Общая трудоемкость дисциплины.

2 зачетные (-ых) единиц (-ы) (72 ч.), включая промежуточную аттестацию.

Формы контроля.

Зачет

Содержание дисциплины.

Тема №1. Введение в дисциплину «Основы цифровой схемотехники». Элементы цифровых электронных цепей

Тема №2. Логические элементы и логическое проектирование в базисах микросхем.

Тема №3. Комбинационные цифровые электронные устройства

Тема №4. Последовательностные цифровые электронные устройства